

Zápis 21. stretnutia tímu č. 2

Vedúci pedagóg: Ing. Peter Pišteš	
Zúčastnení členovia tímu: Bc. Róbert Chytil Bc. Martin Jánoš Bc. Tomáš Lőrincz Bc. Tomáš Takács Bc. Róbert Virkler	Dátum: 4.5.2011 Miestnosť: C 311 Čas: 9.00 – 9.30 Zápis vypracoval: Bc. Róbert Virkler
Chýbajú: -	Zápis overil: Bc. Róbert Chytil

Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Úloha	Zodpovedný	Stav	Termín
2.6	Správa webového sídla	RV	ukončené	11.5.2011
5.1	Dokumentácia projektu	MJ	ukončené	11.5.2011
5.2	Dokumentácia riadenia	RCh	ukončené	11.5.2011
11.2	Navrhnuť vylepšenia	Všetci	ukončené	11.5.2011
14.4	Vylepšenie hlavného programu	TL	ukončené	11.5.2011
17.3	Akceptačné testy	Všetci	ukončené	11.5.2011
17.4	Simulácia pre logické obvody	TL,TT	ukončené	11.5.2011
18.3	Simulácia Petriho sietí	RV	ukončené	11.5.2011
20.1	Vylepšiť VHDL plugin	MJ	ukončené	11.5.2011
20.2	Dorobiť pomocníka v programe	RCh	ukončené	11.5.2011
20.3	Upraviť plagát na IIT.SRC	RV	ukončené	4.5.2011

Priebeh stretnutia

- Počas stretnutia sme si skontrolovali úlohy z predošlého stretnutia
- Uzatvorili sme úlohy, ktoré boli ukončené, dohodli sme sa, že do 11.5. treba uzavrieť všetky úlohy.
- Na implementácii prebieha doladovanie a upratovanie v kóde
- Nevytvárajú sa už nové funkcie ani sa vylepšenia
- Uzatvára sa dokumentácia riadenia rovnako tak aj dokumentácia projektu
- Plagát na IIT.SRC sa podarilo úspešne dokončiť
- Najbližší krok bude odovzdanie dokumentácií a finálneho produktu oponentskému tímu