

Zápis 13. stretnutia tímu č. 2

Vedúci pedagóg: Ing. Peter Pišteľ	
Zúčastnení členovia tímu: Bc. Róbert Chytil Bc. Martin Jánoš Bc. Tomáš Takács Bc. Róbert Virkler	Dátum: 2.3.2011 Miestnosť: D124 Čas: 13.00 – 13.40
Chýbajú: Bc. Tomáš Lőrincz	Zápis vypracoval: Bc. Martin Jánoš
	Zápis overil: Bc. Róbert Virkler

Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Úloha	Zodpovedný	Stav	Termín
2.6	Správa webového sídla	RV	prebieha	dlhodobo
5.1	Dokumentácia projektu	MJ	prebieha	dlhodobo
5.2	Dokumentácia riadenia	RCh	prebieha	dlhodobo
11.1	Testovacie vstupy	MJ, RCh	prebieha	dlhodobo
11.2	Navrhnuť vylepšenia	Všetci	prebieha	dlhodobo
11.3	Implementácia PNML	TL, RV	splnené	2.3.2011
12.1	Spôsob prevodu grafického prostredia na kód	Všetci	Prebieha	9.3.2011

Pridelené úlohy

Číslo úlohy	Úloha	Zodpovedný	Termín
13.1	Rozšíriť BLIF plug-in	TT	9.3. 2011
13.2	Poslať výsledky testovania vedúcemu pedagógovi	MJ, RCh	8.3. 2011

Priebeh stretnutia

- Kontrola zápisnice z dvanásteho stretnutia a postrehy na prípadné chyby v nej
- RV oznámil, že PNML plug-in teraz zobrazuje aj prepojenia (*arcs*)
- Úlohy 11.1 a 12.2 sa zlúčia do úlohy 11.1, lebo tá rovno zahŕňa aj overenie, navyše sa trvanie určí na dlhodobu, aby sa dali pridané vlastnosti týkajúce sa vstupov a výstupov programu priamo otestovať. Rozdelenie testovania medzi RCh a MJ v úlohe 12.2 zostáva v platnosti.
- Diskutovalo o formáte prevodu grafického objektu do zodpovedajúceho súborového formátu (napr. BLIF) – serializácia a akým spôsobom mu ho podať:
 - Navrhnuť prídanie objektu (bloku) s parametrami od objektového prúdu (navrhol RV)
 - Definovať formát zápisu objektu do prúdu
 - Alternatíva k blokovému prístupu: zápis nakresleného obvodu do logickej funkcie, v tomto tvare by sa ľahšie posielal na plug-in na zápis do príslušných formátov BLIF, KISS, atď. Všetky funkcie by sa predtým previedli do jednotného tvaru SOP (*Sum Of Products* – súčet súčinov).
 - Zhrnutie:
 - Blokovaný prístup je vhodný pri PNML (vďaka jeho štruktúre), Pri logickom obvode treba pomenovať hradlá a prepojenia medzi vstupmi a výstupmi, aby boli jedinečné a ľahko identifikovateľné. Tu vznikne problém, keď má obvod viac výstupov (predložil TT)
 - Prístup pomocou výstupnej funkcie je vhodný pre logické obvody, lebo vo funkcii je vyjadrený vzťah medzi vstupmi a výstupmi
- Prevod medzi formátmi sa môže uskutočniť buď prostredníctvom dialógu alebo uložiť otvorený súbor v požadovanom formáte (poznámenal pedagogický vedúci)
- TT uskutoční rozšírenie BLIF plug-inu o korektné vykreslenie viacstupňových (3 a viac stupňov) obvodov a opraví chyby zistené pri testovaní (v rámci úlohy 13.1)
- Výsledky testov sa zapíšu do zodpovedajúcich tabuliek (vypracujú RCh a MJ v rámci úlohy 13.2)