

Zápisnica zo stretnutia č. 1

Názov projektu:	Univerzálny virtuálny verifikačný panel logických obvodov	
Vedúci projektu:	Ing. Katarína Jelemenská, PhD.	
Miesto stretnutia:	E-701	
Dátum stretnutia:	05.10.2009	
Čas stretnutia:	16:30	
Prítomní:	Bc. Dominik Macko	-DM
	Bc. Mário Patoprstý	-MPA
	Bc. Martin Popelka	- MPO
	Bc. Miroslav Siebert	-MS
	Bc. Martin Valko	-MV
Prítomný hostia:	Ing. Katarína Jelemenská, PhD.	
Neprítomný:		
Zapisovateľ:	Bc. Miroslav Siebert	
Vedúci stretnutia:		
Téma stretnutia:	<u>Úvodné stretnutie a rozdelenie prvých úloh analýzy problematiky.</u>	

Obsah stretnutia

- Počiatočné organizačné informácie o projekte
- Spresnenie zadania projektu
- Rozdelenie počiatočných úloh medzi členov tímu

Kontrola úloh

Termín zadania	Popis úlohy	Riešiteľ	Termín splnenia	Stav

Stanovenie úloh

Popis úlohy	Riešiteľ	Termín
Analýza existujúcich riešení, teória syntézy logických obvodov	DM	19.10.2009
Návrh dokumentácie projektu, dokumentácie k riadeniu	MPA	12.10.2009
Návrh web stránky tímu	MPO	12.10.2009
Tvorba zápisnice, príprava budúceho stretnutia, prezentácia programu	MS	12.10.2009
Rozšírenie a aktualizácia analýzy BP	MS	19.10.2009
Vypožičanie ostatných BP verifikačných panelov z knižnice	MV	12.10.2009
Analýza ostatných BP verifikačných panelov	MV	19.10.2009

Plán budúcich stretnutí

Dátum	Čas	Miesto	Vedie	Zapisuje
12.10.2009	14:00	Softvérové štúdio	MS	MV
19.10.2009	14:00	Softvérové štúdio	MV	DM
26.10.2009	14:00	Softvérové štúdio	DM	MPA
2.11.2009	14:00	Softvérové štúdio	MPA	MPO
9.11.2009	14:00	Softvérové štúdio	MPO	MS