

SLOVENSKÁ TECHNICKÁ UNIVERZITA

Fakulta informatiky a informačných technológií

Ilkovičová 3, 812 19 Bratislava 4



POSUDOK TÍMOVÉHO PROJEKTU PRE TÍM Č. 10

(Tímový projekt)

Ročník : 1

Akademický rok : 2007/2008

Študijný program : Počítačové systémy a siete

A-team: Bc. Róbert Komarómy, Bc. Tomáš Krajčo, Bc. Marek Sobolič, Bc. Michal

Tölgyessy, Bc. Martin Viceník

Vedúci projektu: doc. Ing. Tibor Krajčovič, PhD.

Obsah

1	Úvod	1
2	Posudok projektu	2
2.1	Posudok formálnej stránky	2
2.2	Posudok obsahovej stránky	3
2.2.1	Úvod a rozsah dokumentu	3
2.2.2	Analýza a špecifikácia riešenia	3
2.2.3	Špecifikácia požiadaviek riešenia	4
2.2.4	Hrubý návrh riešenia	4
3	Záver	6

Kapitola 1

Úvod

Tento dokument posudzuje dokumentáciu analýzy problému, špecifikácie požiadaviek riešenia a hrubého návrhu tímového projektu, témy s názvom “Návrh a realizácia experimentálnych mikropočítačov” konkurenčného tímu (č. 10, PSS), ktorú má na starosti tím pod vedením Bc. Miroslava Figuru. Úlohou daného tímového projektu je návrh a realizácia experimentálnych mikropočítačov na školské laboratórne, učebné a vývojové účely. Prvá časť dokumentu sa zaoberá formálnou stránkou dokumentu. Formálna stránka je dôležitá pre pochopenie dokumentu nezainteresovanými čitateľmi a je mierkou prehľadnosti dokumentu. Všíma si štruktúrovanie dokumentu, gramatické chyby a pod. Obsahová časť tvorí zvyšnú časť dokumentu. Skúma, či sú jednotlivé kapitoly dostatočne podrobné, ich metodiku a tiež či samotná analýza alebo návrh neobsahuje chyby. Obsahovo dobrá dokumentácia potrebuje dobrú formálnu stránku a dokumentácia dobrá po formálnej stránke potrebuje kvalitný obsah.

Kapitola 2

Posudok projektu

2.1 Posudok formálnej stránky

Dokument je napísaný podľa všeobecných zásad projektovej dokumentácie a je na dobrej úrovni. Má však viacero drobných nedostatkov.

Číslovanie strán je posunuté, úvodná kapitola by totiž mala začínať stranou č. 1 a predošlé stránky by mali používať samostatné číslovanie. Číslovanie obrázkov je správne, ale pri niektorých tabuľkách číslovanie úplne chýba.

V zozname použitej literatúry chýba pri internetových odkazoch dátum posledného prístupu na stránku. Obsah stránky alebo štruktúra internetového portálu sa môže zmeniť a daný odkaz už nemusí obsahovať dané informácie, alebo nemusí vôbec fungovať.

Práca obsahuje viacero chýb na spôsob “16 bitový” namiesto “16-bitový” a tiež obsahuje veľa krát chybu v slovnom spojení “harwardská architektúra”, ktoré má byť “harvardská architektúra.”

Štylistických chýb obsahuje dokumentácia málo (napr .čiarka vo vete “V základnej verzii, vnútorná pamäť údajov má kapacitu 128 B.” na str. 7), rovnako obsahuje málo preklepov (napr. dlžeň v slove “verziii” v spomínanej vete, alebo “šesť miestny” namiesto “šesťmiestny”).

Výraz “a síce” je vhodnejšie nahradiť výrazom “a to.” V dokumentácii sa tiež nachádzajú niektoré nespisovné poslovenčené anglické výrazy, napr. slovo “interfejs” (správne “rozhranie”), avšak v iných častiach dokumentu je tento výraz správne preložený. V tabuľke na strane 25 sú niektoré nepreložené anglické slová, čo je zanedbateľné, ale niektoré nie celkom bežné anglické výrazy nie sú ani preložené, ani bližšie vysvetlené (“overhead,” str.

26).

Kapitola “3.4 Periférie” obsahuje podkapitolu “3.4.2 Sériový port” a ďalšia kapitola “3.5 Rozhrania” obsahuje podkapitolu “3.5.1 RS232,” ktorá sa opäť zaoberá týmto rozhraním, ale z iného pohľadu. Myslíme si, že podkapitolu 3.4.2 možno spojiť s kapitolou 3.5.1, keďže tieto podkapitoly spolu veľmi úzko súvisia a aj ich názvy sú v podstate synonymá. Toto spojenie sprehľadní dokumentáciu.

Umiestnenie podkapitoly 3.5.4 je opäť trochu nelogické, keďže sa zoberá rozhraniami RS485 a RS422, ktoré sú príbuzné rozhraniu RS232, a nachádza sa niekoľko podkapitol ďalej v dokumente.

2.2 Posudok obsahovej stránky

2.2.1 Úvod a rozsah dokumentu

Úvod je stručný a vecný. Trochu nám chýbalo uvedenie do problematiky experimentálnych mikropočítačov.

2.2.2 Analýza a špecifikácia riešenia

Analýza architektúr mikroprocesorov obsahuje dostatočné množstvo rôznych architektúr na vytvorenie prehľadu v problémovej oblasti. Analýza jednotlivých architektúr a mikroprocesorov je ale veľmi stručná a neobsahuje mnohé zásadné fakty, napr. že procesory architektúry 8051 vykonávajú jednu inštrukciu v jednom strojovom cykle, ktorý pozostáva z dvanástich hodinových cyklov, zatiaľ čo procesory Atmel AVR vykonávajú väčšinu inštrukcií v jednom hodinovom cykle, alebo že procesory 8051 štandardne podporujú externú pamäť ROM aj RWM, zatiaľ čo procesory Atmel AVR podporujú len externú pamäť RWM. Takéto rozdiely medzi jednotlivými architektúrami môžu výrazne ovplyvniť výber konkrétneho mikroprocesora vo fáze návrhu a treba ich opísať v analýze .

Podkapitola “Prerušovací podsystém” obsahuje podrobný opis (skoro 8 strán) systému prerušenia v procesore 8086, zaoberá sa tiež službami BIOS-u a obsluhou prerušenia TSR programami. Ani jeden navrhovaný mikropočítač však s procesorom 8086 nepracuje a služby BIOS-u a TSR programy patria skôr do kategórie PC, ako experimentálnych mikropočítačov. Preto túto kapitolu možno pokladať za viac či menej zbytočnú.

Analýza displejov obsahuje aj schému (Obrázok 9.), ktorá by sa hodila skôr do návrhovej časti dokumentácie. K schéme pritom nie je uvedený žiadny bližší popis zapojenia ani použitých obvodov a tak nie je funkcia celého zapojenia displeja nijakým spôsobom ozrejmeneá. V takom prípade podkladáme za nutné uviesť aspoň odkaz na katalógový list displeja.

Obsah kapitoly 3.5.4 o rozhraniach RS485 a RS422 je veľmi stručný, čo je v poriadku, nakoľko tieto rozhrania nie sú v návrhu použité. Myslíme si však, že keď sú už tieto rozhrania v analýze obsiahnuté, tak je škoda, že sú opísané len ich fyzické rozdiely v porovnaní s RS232, a nie aj rozdiely v maximálnej možnej dĺžke vedenia a rýchlosti rozhrania (to sú vlastne výhody oproti rozhraniu RS232).

Podkapitola “3.6 Analýza mikroprogramovej časti” je napísaná na vysokej úrovni a obsahuje (okrem iného) stručný popis rôznych metód na testovanie pamäti.

Celkovo analýza obsahuje viacero schém, ktoré by v nej byť nemuseli, keďže sa dotýkajú skôr podrobnejšieho návrhu.

2.2.3 Špecifikácia požiadaviek riešenia

Dokumentácia túto kapitolu neobsahuje, ale dá sa do istej miery nahradiť kapitolou “2. Zadanie projektu.” Chýba však stanovovanie nejakých vlastných či už funkcionálnych alebo nefunkcionálnych požiadaviek na každý z dvojice navrhovaných mikropočítačov, ktoré by vyplynuli z analýzy problémovej oblasti.

2.2.4 Hrubý návrh riešenia

Tím si vybral na riešenie mikroprocesory ATMega16 a bližšie neurčený mikroprocesor 8051. Myslíme si, že by stálo za to uviesť, prečo boli vybrané práve tieto mikroprocesory.

V logickej schéme mikropočítača (Obrázok 19.) s ATMega16 sú obsiahnuté dva sériové porty, z toho jeden je RS232 a druhý je USB, každý z nich využíva potrebný prevodník. Oba sa však pripájajú na jednu dvojicu TXD a RXD vývodov procesora, čo znamená, že cez oba prebieha smerom von tá istá komunikácia. Príjem údajov môže pri takomto zapojení fungovať vždy len cez jedno z týchto rozhraní. Pripojenie tlačidiel prerušení je nejasné, ale možno predpokladať, že stlačenie pripojí na príslušný vývod procesora úroveň logickej jednotky.

Mikroprocesor má nevyužívané porty a návrhy ako taký vôbec nepočíta s programovaním prostredníctvom hostiteľského počítača. Nevyužívané porty sa oplatí aspoň vyviesť na konektory. Vzhľadom na ranné štádium návrhu to ale nie je nedostatok, treba to však dopracovať.

Návrh mikropočítača s procesorom 8051 obsahuje ten istý nedostatok pripojenia sériových portov, čo mikropočítač s ATMega16. Záchytný register, ktorý rozsvetuje LED diódy sa aktivuje samostatným signálom, vývodom procesora P1(1), pritom by ho bolo možné namapovať do adresného priestoru. Opäť nie sú využívané všetky porty.

Kapitola 3

Záver

Členovia tímu na začiatku tímového projektu nemali prakticky žiadne skúsenosti s návrhom mikropočítačov. Pri vypracovávaní dokumentácie analýzy problému, špecifikácie požiadaviek riešenia a hrubého návrhu sa nevyhli niekoľkým chybám po formálnej stránke, ale myslíme si, že vznikli skôr omylom alebo nepozornosťou.

Vzhľadom na malé skúsenosti v problémovej oblasti sa tím nevyhol chybám alebo lepšie povedané nedostatkom pri návrhu. Tieto nedostatky sú však rovnako ako chyby formálnej stránky dokumentácie ľahko odstrániteľné a veríme, že tímu sa podarí projekt úspešne dokončiť.