

Zápisnica č.12 – Tím 12

Dátum a čas stretnutia: 3.3.2003 o 15:00

Miesto stretnutia: miestnosť D109

Účasť:

Vedúci tímového projektu: doc. Ing. Ladislav Hudec, CSc.

Členovia tímu: Bc. Martin Prokša
 Bc. Viliam Otepka
 Bc. Ivan Varga
 Bc. Martin Zeman

Priebeh stretnutia:

- Diskusia o použitých vývojových nástrojoch (Xilinx 5.1). Definitívne sme sa rozhodli použiť vývojový softvér Xilinx 5.1 spolu s FPGA Advantages.
- Zhodnotenie vytvoreného jedného kola IDEA implementácie. Je nainplementované a funkčne otestované jedno kolo šifry. Zatiaľ nie je prostriedok navrhnutý ako superprúdový.
- Analyzovanie možností nainštalovania potrebného softvéru na fakulte. Potrebný softvér je možné nainštalovať v softvérovom štúdiu po konzultácii s administrátorom.

Plán práce:

- Ivan Varga – analýza násobičiek v obvodoch virtex II
 - Dátum odovzdania: 10. marca 2003
 - Spôsob odovzdania: ústne
- Martin Prokša – VHDL implemetácia
 - Dátum odovzdania: 10. marca 2003
 - Spôsob odovzdania: VHDL kód
- Viliam Otepka – aktualizácia WEB stránky
 - Dátum odovzdania: 10. marca 2003
 - Spôsob odovzdania: web
- Martin Zeman – manažment dešifrovacích kľúčov
 - Dátum odovzdania: 10. marca 2003
 - Spôsob odovzdania: ústne

Stav úloh z posledného stretnutia:

- Ivan Varga, Martin Zeman – dokončenie vypracovania posudku prototypu na konkurenčný tím
 - splnené
- Martin Prokša – návrh jedného kola algoritmu
 - splnené
- Viliam Otepka – aktualizácia informácií a dokumentov na tímovej stránke
 - splnené

Vypracoval: Bc. Ivan Varga